

Trainings Introdutorios en Tecnología Xilinx: Vivado - Empotrados y Síntesis de Alto Nivel (HLS)

En Valencia abril de 2016 – Información Preliminar

Electratraining, como Xilinx ATP (Authorized Training Provider), ofrece entrenamientos intensivos en tecnología Xilinx, tanto presenciales como online (Live Online). Estos tres cursos introductorios se dictarán en Valencia durante el 1er semestre de 2016. Puede ver la oferta completa de cursos en www.electratraining.org para ver detalles de cada curso. Consultas a info@electratraining.org.

Descripción de los tres cursos:

I_VIV - Introducción a Vivado (1 día): Formación esencial sobre el uso de Vivado™ Design Suite. Principales características de los dispositivos de Xilinx, restricciones de diseño (XDC), análisis estático de tiempos (STA). Sintetizar, implementar y descargar un diseño. Introducción a la simulación y depuración en FPGA.

I_EMB - Introducción Empotrados (2 días): Introducción desarrollo de sistemas embebidos utilizando Vivado® Design Suite en dispositivos Xilinx. El training se basa en Zynq (AP-SoC) aunque también se introduce Microblaze. EL curso enseña a crear periféricos para ampliar el sistema así como simularles e integración en sistemas más complejos. Se estudia el flujo de diseño de la parte Hardware (usando IP-Integratos) y de la parte software (usando XSDK) del sistema empotrado.

HLS1 - High Level Synthesis for Xilinx FPGAs using Vivado-HLS (2 días): Curso de diseño de circuitos digitales utilizan síntesis de alto nivel. El diseño digital ha evolucionado de los lenguajes de descripción de hardware (HDL – Hardware Description Languages) a los lenguajes de alto nivel (HLL – High Level Languages). En este curso se estudian las estrategias para el uso de las herramienta de síntesis para obtener diseños digitales eficientes a partir de descripciones en C/C++. Se aprenden los conceptos de optimización de área y velocidad en el contexto de la síntesis de alto nivel. La generación de IP-cores tanto como co-procesadores de sistemas empotrados como sistemas autónomos.

Fechas:

I_VIV: Lunes 11 de abril de 2016 de 9:00 a 18:00

I_EMB: Martes 12 y Miércoles 13 de abril de 2016 de 9:00 a 18:00

HLS1: Jueves 14 y Viernes 15 de abril de 2016 de 9:00 a 18:00

Lugar de realización:

Escola Tècnica Superior d'Enginyeria de la Universitat de València (ETSE-UV).

Precios (Incluye cafés, comidas y material del curso):

I_VIV: 500 €

I_EMB: 1100€

HLS1: 1150€

I_VIV + I_EMB: 1450€

I_EMB + HLS1: 1850€

I_VIV + I_EMB + HLS1: 1950€

Descuentos adicionales:

Asistencia a cursos previous de ElectraTraining: 10 %. Consultar por más de un asistente de la misma empresa, Profesores y personal de universidades 50%. Es posible utilizar Training Credits.

Registro:

En la página www.electratraining.org